

IV. PENGUJIAN ALAT

1. UMUM

Setelah peralatan dibuat, maka diperlukan suatu percobaan dan pengujian. Masalah paling penting terletak pada frekuensi pada modulator dan demodulator baik itu pada logik 0 maupun logik 1.

2. PENGUKURAN FREKUENSI MODULATOR

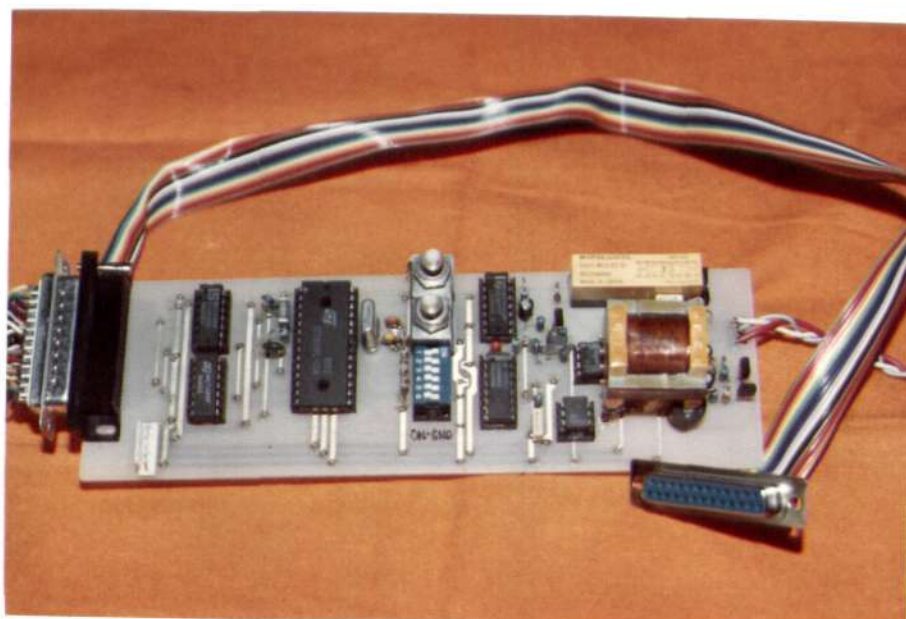
Setelah dilakukan percobaan maka pada bit berlogika 0 frekuensi yang dihasilkan adalah 1035 Hz dan pada bit berlogika 1 frekuensi yang dihasilkan adalah 1256 Hz.

Secara teoritis maka rangkaian modulator akan merubah bit berlogik 0 menjadi frekuensi 1070 Hz dan bit berlogik 1 menjadi frekuensi 1270 Hz.

Untuk demodulator didapatkan bahwa untuk bit berlogika 0 memiliki frekuensi 2017 Hz, dan bit berlogika 1 ditandai dengan frekuensi 2216 Hz.

Secara teoritis untuk demodulator akan didapatkan frekuensi 2025 Hz untuk bit berlogik 0 dan frekuensi 2225 Hz untuk bit berlogika 1.

komponen-komponen yang digunakan tidak presisi, disamping hasil pembacaan yang kurang tepat pada layar oscilloscope.



GAMBAR 4-1
FOTO PERALATAN YANG DIBUAT